

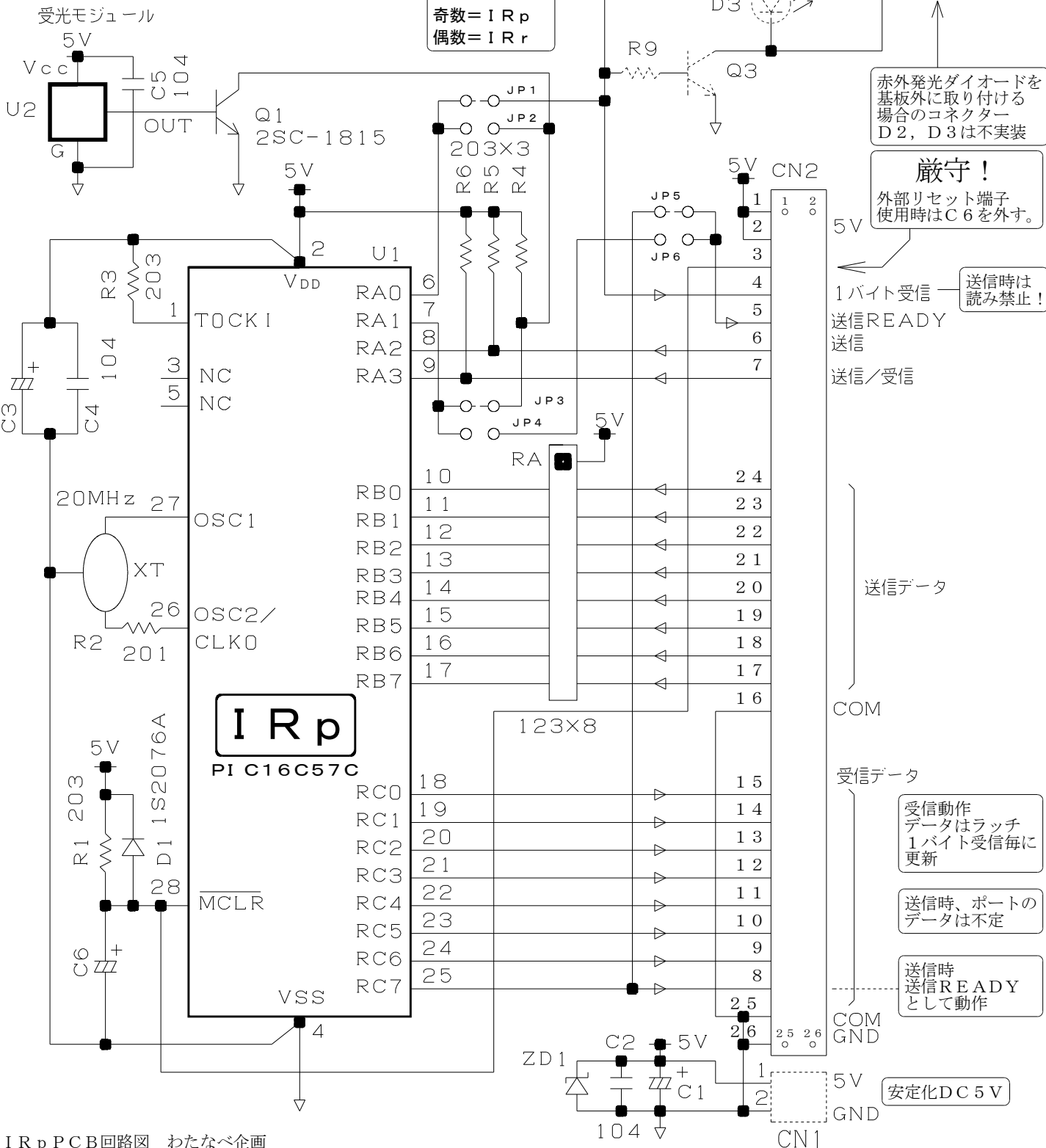
IRp 基板組立完成品

機器に組み込む場合は、I/Oの整合・動作環境対応、
静電気・ノイズ・サージ保護など様々な信頼性を考慮してください。

本回路図では入力ポート等を直接コネクタに接続しております。
結線距離やルートによっては適切な保護回路が必要です。

- ※C1, C3は10μF~100μF
- ※CN2は2.54ピッチ2列のピンヘッダ
- ※CN1, CN3は不実装。XH(2.5ピッチ/JST)
- ※R9, R10, D3, Q3は不実装。

JP1~JP6
奇数=IRp
偶数=IRr



IRp PCB回路図 わたなべ企画